|  |
| --- |
|  |

양옆을 더해주면 변수하나가 사라진다.

ex) x'y'z' +x'y'z = x'y'(z+z') = x'y'

|  |
| --- |
| 1square 4literals-> w'x'yz'  2square 3literals->w'x'yz' + w'xyz'=w'yz'(x'+x)=w'yz'  4square 2literals->w'x'yz' +w'xyz' + wxyz' + wx'yz' = w'yz' + wyz' = yz'(w+w') = yz'  8square 1literals |

sum of minterm을 간단히 하는 방법임

exclusive or 을 nand only로 그리는 방법 연습하기 중간고사

prime implicant: square을 가장 크게 묶은 것

|  |
| --- |
| prime implicant가 6개임  EPI는 항상 포함되는 것 그니깐 토대 같은 거임  PI는 이제 나머지 경우들을 어떻게 채울것인가에 관한거임 그것들의 총개수 |

|  |
| --- |
|  |

ex) G1(w1,A,B) 입력이 A,B 출력이 w1

용어정리 할것

-HDL

-Design enty

- Logic simulation : 제대로 설계됐는지 A,B,C에 입력값을 넣어 보는 것

- Test Bench: 입력값을 넣어주는 행위

- Logic Synthesis: 논리 합성 논리를 구성하는 구성요소와 netlist를 만드는 것-Timing verifiacation

- 무슨 Simulation인데 정리하자

|  |
| --- |
| A,B,C 에 1bit 0가 들어감 그니깐 걍 0이 들어간다고 봐 도 됨  #100이란 100나노초 후라는 것을 말하고  A,B,C 가 1bit1이 되니깐 얘네 신호가 전부 1로 바뀐다고 봐도 됨  그러고 나서 #200 200나노초 후에 끝내라 |

Bit wise operator

x = 1010

y = 1101

~x = 0101

x and y = 1000

x xor y = 0111

b=0000 거짓

a= 1100 참 1이 하나라도 들어있으면 참